Приложение к рабочей программе дисциплины

Документ подписан простой электронной подписью

Информация о владельце:

ФИО: Гаранин Максим Алексеевич

Должность: Ректор

Дата подписания: 28.10.2025 10:58:57 Уникальный программный ключ:

7708e3a47e66a8ee02711b298d7c78bd1e40bf88

ОЦЕНОЧНЫЕ МАТЕРИАЛЫ ДЛЯ ПРОМЕЖУТОЧНОЙ АТТЕСТАЦИИ ПО ДИСЦИПЛИНЕ (МОДУЛЮ)

Теория дискретных устройств

(наименование дисциплины(модуля)

Направление подготовки / специальность

23.05.05 Системы обеспечения движения поездов

(код и наименование)

Направленность (профиль)/специализация

Автоматика и телемеханика на железнодорожном транспорте

(наименование)

1. Пояснительная записка

Цель промежуточной аттестации – оценивание промежуточных и окончательных результатов обучения по дисциплине, обеспечивающих достижение планируемых результатов освоения образовательной программы.

Формы промежуточной аттестации: зачет с оценкой – 3 курс.

контрольная работа- 3 курс

Перечень компетенций, формируемых в процессе освоения дисциплины

Код и наименование компетенции	Код индикатора достижения
	компетенции
ПК-1. Способен выполнять работы по проектированию, монтажу, техническому обслуживанию и реконструкции оборудования, устройств и систем ЖАТ	ПК-1.7.

Результаты обучения по дисциплине, соотнесенные с планируемыми результатами освоения образовательной программы

Код и наименование индикатора	Результаты обучения по дисциплине	Оценочные
достижения компетенции		материалы (курс 3)
ПК-1.7: Разрабатывает алгоритмы,	Обучающийся знает:	Тестовые задания
применяет прикладное программное	-основы теории дискретных устройств;	(1 - 20)
обеспечение для описания	классификацию и принципы функционирования	
функционирования и получения	дискретных устройств и их элементов;	
показателей работы оборудования,	-основные устройства и оборудование ЖАТ.	
устройств и систем ЖАТ, при	Обучающийся умеет:	Задания (№1 - №15)
разработке новых устройств и систем	-применять прикладное программное обеспечение	
ЖАТ	для решения практических задач, описывающие	
	поведение реальных дискретных устройств;	
	- основные методы анализа и синтеза	
	комбинационных логических схем и схем с памятью.	
	Обучающийся владеет:	Задания (№1 - №13)
	-навыками описания функционирования и получения	
	показателей работы оборудования и получения	
	показателей работы оборудования, устройств и	
	систем ЖАТ;	
	-навыками использования формальных методов	
	анализа ДУ по его схеме и синтеза ДУ по заданному	
	алгоритму функционирования.	

Промежуточная аттестация (зачет с оценкой) проводится в одной из следующих форм:

- 1) собеседование;
- 2) выполнение заданий в ЭИОС Университета.

2. Типовые контрольные задания или иные материалы для оценки знаний, умений, навыков и (или) опыта деятельности, характеризующих уровень сформированности компетенций

2.1 Типовые вопросы (тестовые задания) для оценки знаниевого образовательного результата

Проверяемый образовательный результат:

Код и наименование индикатора	Образовательный результат
достижения компетенции	

ПК-1.7: Разрабатывает алгоритмы, применяет прикладное программное обеспечение для описания функционирования и получения показателей работы оборудования, устройств и систем ЖАТ, при разработке новых устройств и систем ЖАТ

Обучающийся знает:

устройств; классификацию принципы -основы теории дискретных функционирования дискретных устройств и их элементов;

-основные устройства и оборудование ЖАТ.

Типовые тестовые задания

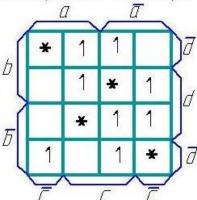
```
Указать значения следующих функций, если a=0 ; b=1 ; c=0 ; d=1
a) a vbcd=
a) ab vacd =
6) [[acv bd]] bc =
Указать значения следующих функций, если a=0; b=1; c=0; d=1.
     a) abod =
     N ab Vcd =
     6) [(ab v cd)] 1 bc =
Указать значения следующих функций , если a=0 ; b=1; c=1; d=1
a) abvcd=
    ah vard =
8) [labvcd]] ac =
Указа<u>ть значе</u>ния следующих функций , если a=0;b=1 ; c=0;d=1
 a) a v bcd =
 ab √ acd =
a) [(ac vbd)] v bc =
Какое из выражений верно?
 a) \overline{n}d vad vahed = ahed
δ) a vabcd vd = a v d
δ) lb v clac = abc
z) bcd = bcd
Какое из выражений верно?
    a \bar{a}dvadvbcd=d
    al a vbc vac = abc
    a) 1a v b)ab = 1
    2) Cd = [v]
```

Какое из выражений верно?

$$\int_{7}^{7} z dx = \int_{7}^{7} \sqrt{a} dx = \int_{7}^{7} \sqrt{a} dx$$

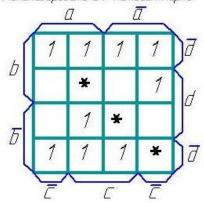
Какое из выражений верно?

Минимизиравать БФ метадам Карна:



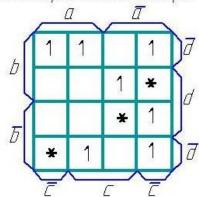
9.

Минимизиравать БФ метадам Карна:

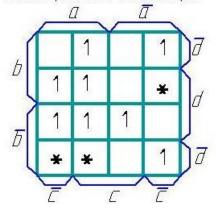


10.

Минимизировать БФ методом Карна:

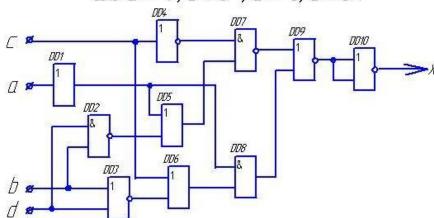


Минимизиравать БФ методом Карна:



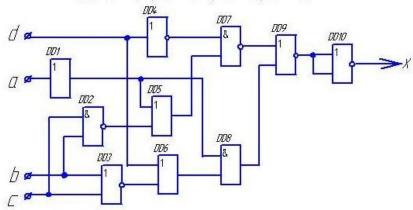
12.

определить значения выходных сигналов на выходе каждого злемента и всей схемы, если $\alpha=1$; b=0 ; c=0; d=0 .



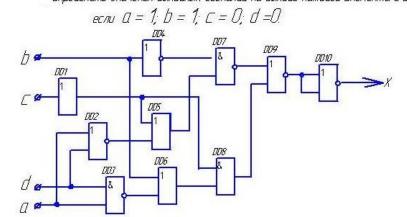
13.

в) определить значения выходных сигналов на выходе каждого элемента и всей схемы, если $\alpha=1$; b=0 ; c=0; d=0.

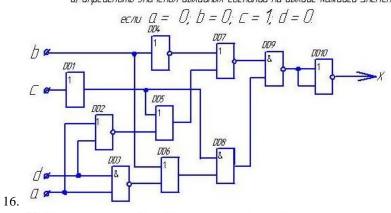


14.

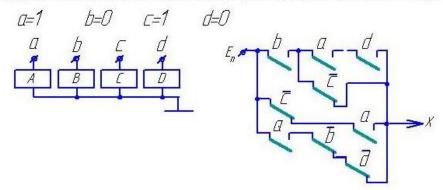
определить значения выходных сигналов на выходе каждого элемента и всей схемы,



в) определить значения выходных сигналов на выходе каждого элемента и всей схемы,

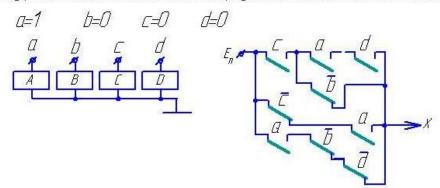


Чему равно значение выходного сигнала X при указанных значениях входных сигналов

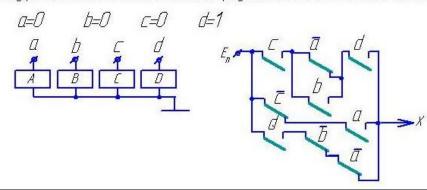


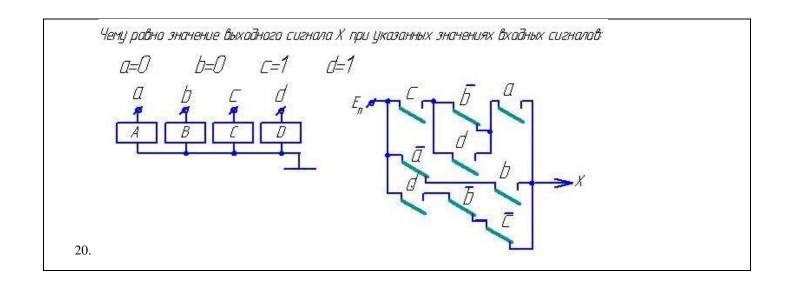
Чему равно значение выходного сигнала X при указанных значениях входных сигналов:

17.



. Чепу равно значение выходного сигнала X при указанных значениях входных сигналов:





2.2 Типовые задания для оценки навыкового образовательного результата

Проверяемый образовательный результат:

Код и наименование	Образовательный результат
индикатора достижения	
компетенции	
ПК-1.7. Разрабатывает	Обучающийся умеет:
алгоритмы, применяет	-применять прикладное программное обеспечение для решения практических задач,
прикладное программное	описывающие поведение реальных дискретных устройств;
обеспечение для описания	- основные методы анализа и синтеза комбинационных логических схем и схем с
функционирования и	памятью.
получения показателей работы	
оборудования, устройств и	
систем ЖАТ, при разработке	
новых устройств и систем	
ЖАТ	

- 1) Составить таблицу истинности дискретного устройства.
- 2) По таблице истинности дискретного устройства минимизировать логическое выражение его выхода.
- 3) Минимизировать БФ шести переменных с помощью карт Карно.
- 4) Найти аналитически минимальную дизьюнктивную нормальную форму БФ шести переменных.
- 5) Составить таблицу истинности БФ, представленной в совершенной дизьюнктивной нормальной форме (СДНФ).
- 6) Преобразовать дизъюнктивную нормальную форму логического выражения в совершенную дизъюнктивную нормальную форму.
- 7) Представить логическую функцию шести аргументов в базисе «ИЛИ-НЕ».
- 8) Представить логическую функцию шести аргументов в базисе «И-НЕ».
- 9) Составить функциональную схему на логических элементах в базисе «И,ИЛИ,НЕ», реализующую БФ шести переменных.
- 10) Составить релейно-контактную схему, реализующую БФ шести переменных.
- 11) Составить схему на элементах «И-НЕ», реализующую БФ шести переменных.
- 12) Составить схему на элементах «ИЛИ-НЕ», реализующую БФ шести переменных.
- 13) Составить диодную схему, реализующую БФ шести переменных в виде диодной матрицы.
- 14) Составить логическую схему в базисе «И-НЕ», реализующую БФ шести переменных.

15) Составить логическую схему в базисе «ИЛИ-НЕ», реализующую БФ шести переменных. ПК-1.7. Разрабатывает Обучающийся владеет: алгоритмы, применяет -навыками описания функционирования и получения показателей работы оборудования прикладное программное и получения показателей работы оборудования, устройств и систем ЖАТ; -навыками использования формальных методов анализа ДУ по его схеме и синтеза ДУ обеспечение для описания функционирования и по заданному алгоритму функционирования. получения показателей работы оборудования, устройств и систем ЖАТ, при разработке новых устройств и систем ЖАТ

- 1) Выполнить анализ релейно-контактной схемы логического автомата.
- 2) Выполнить анализ схемы логического автомата, построенной на диодах.
- 3) Выполнить анализ схемы логического автомата, построенной на транзисторах.
- 4) Выполнить анализ схемы логического автомата, построенной на элементах «И-НЕ».
- 5) Выполнить анализ схемы логического автомата, построенной на элементах «ИЛИ-НЕ».
- 6) Выполнить анализ схемы логического автомата, построенной на элементах «И-ИЛИ-НЕ».
- 7) Выполнить синтез логического автомата и построить его схему на логических элементах базиса «И,ИЛИ,НЕ».
- 8) Выполнить синтез логического автомата и построить его схему на логических элементах базиса «И-НЕ».
- 9) Выполнить синтез логического автомата и построить его схему на логических элементах базиса «ИЛИ-НЕ».
- 10) Выполнить синтез логического автомата и построить его схему на логических элементах базиса «И-ИЛИ-НЕ».
- 11) Выполнить синтез логического автомата и построить его схему на релейных элементах.
- 12) Выполнить синтез логического автомата и построить его схему на релейных элементах.
- 13) Выполнить синтез логического автомата и построить его схему на диодах в виде диодной матрицы.

2.3. Перечень вопросов для подготовки обучающихся к промежуточной аттестации

- 1. Релейные элементы (РЭ) и устройства. Логические элементы (ЛЭ).
- 2. Какие устройства называются дискретными (ДУ)? Классификация ДУ.
- 3. Основные положения алгебры логики. Булевы переменные и булевы функции (БФ). Методы задания БФ.
- 4. Табличный метод задания БФ. Что такое набор? Как определить количество наборов и количество БФ для n-переменных? Какие наборы называются соседними?
- 5. Условные графические обозначение ЛЭ на схемах.
- 6. БФ одной переменной и их техническая реализация.
- 7. Основные законы и тождества алгебры логики.
- 8. Различные формы записи БФ. Что такое минимизация БФ?
- 9. Правило перехода от табличного задания БФ к аналитическому. Совершенная ДНФ (СДНФ).
- 10. Метод Квайна. Основные законы булевой алгебры, используемые при минимизации.
- 11. Геометрический метод. Его связь с методом Квайна.
- 12. Метод Карно. Его связь с геометрическим методом и методом Квайна.
- 13. Структурные формулы и функциональные схемы.
- 14. Базис. Полный базис и минимальный базис. Виды базисов.
- 15. Преобразование БФ при переходе в базис И-НЕ. Основные законы булевой алгебры, используемые при преобразовании.
- 16. Построение комбинационных схем на элементах И-НЕ.
- 17. Преобразование БФ при переходе в базис ИЛИ-НЕ. Основные законы булевой алгебры, используемые при преобразовании.
- 18. Построение комбинационных схем на элементах ИЛИ-НЕ.
- 19. Построение комбинационных схем на элементах И-ИЛИ-НЕ.
- 20. Элементы И-ИЛИ-НЕ и расширители.
- 21. Системы счисления.
- 22. Кодирование и декодирование сигналов.
- 23. Шифраторы и дешифраторы. Типы дешифраторов.
- 24. Преобразователи кодов.
- 25. Основы синтеза ДУ с памятью.

3. Методические материалы, определяющие процедуру и критерии оценивания сформированности компетенций при проведении промежуточной аттестации

Критерии формирования оценок по ответам на вопросы, выполнению тестовых заданий

- оценка **«отлично»** выставляется обучающемуся, если количество правильных ответов на вопросы составляет 100 90% от общего объёма заданных вопросов;
- оценка **«хорошо»** выставляется обучающемуся, если количество правильных ответов на вопросы 89 76% от общего объёма заданных вопросов;
- оценка **«удовлетворительно»** выставляется обучающемуся, если количество правильных ответов на тестовые вопросы -75-60 % от общего объёма заданных вопросов;

- оценка **«неудовлетворительно»** выставляется обучающемуся, если количество правильных ответов – менее 60% от общего объёма заданных вопросов.

Критерии формирования оценок по результатам выполнения заданий

«Отлично/зачтено» – ставится за работу, выполненную полностью без ошибок и недочетов.

«**Хорошо**/зачтено» – ставится за работу, выполненную полностью, но при наличии в ней не более одной негрубой ошибки и одного недочета, не более трех недочетов.

«Удовлетворительно/зачтено» – ставится за работу, если обучающийся правильно выполнил не менее 2/3 всей работы или допустил не более одной грубой ошибки и двух недочетов, не более одной грубой и одной негрубой ошибки, не более трех негрубых ошибок, одной негрубой ошибки и двух недочетов.

«**Неудовлетворительно/не** зачтено» — ставится за работу, если число ошибок и недочетов превысило норму для оценки «удовлетворительно» или правильно выполнено менее 2/3 всей работы.

Виды ошибок:

- грубые ошибки: незнание основных понятий, правил, норм; незнание приемов решения задач; ошибки, показывающие неправильное понимание условия предложенного задания.
 - негрубые ошибки: неточности формулировок, определений; нерациональный выбор хода решения.
- недочеты: нерациональные приемы выполнения задания; отдельные погрешности в формулировке выводов; небрежное выполнение задания.

Критерии формирования оценок по зачету с оценкой

«Отлично» – студент приобрел необходимые умения и навыки, продемонстрировал навык практического применения полученных знаний, не допустил логических и фактических ошибок

«Хорошо» — студент приобрел необходимые умения и навыки, продемонстрировал навык практического применения полученных знаний; допустил незначительные ошибки и неточности.

«Удовлетворительно» – студент допустил существенные ошибки.

«**Неудовлетворительно**» — студент демонстрирует фрагментарные знания изучаемого курса; отсутствуют необходимые умения и навыки, допущены грубые ошибки.