

УИТ: 23.05.05-23-2-СОШТb.pln.plx  
Документ подписан простой электронной подписью  
Информация о владельце:  
ФИО: Гаранин Максим Алексеевич  
Должность: Ректор  
Дата подписания: 04.09.2023 09:55:07  
Уникальный программный ключ:  
7708e3a47e66a8ee02711b298d7c78bd1e40bf88

**Аннотация рабочей программы дисциплины (модуля) / практики**  
**Б1.О.34 Микропроцессорные информационно-управляющие системы**  
**Специальность/направление подготовки: 23.05.05 Системы обеспечения движения поездов**  
**Специализация/профиль: Электроснабжение железных дорог**

**Цели освоения дисциплины (модуля) / практики**

Цель изучения дисциплины состоит в формировании системного базового представления, умения и навыков студентов по основам микропроцессорных информационно-управляющих систем и устройств железнодорожного транспорта (МИУС), достаточных для последующих эксплуатации, проектирования и внедрения МИУС в системах автоматики и телемеханики (АиТ) на железнодорожном транспорте. Во время обучения студент должен изучить принципы построения, функциональные возможности и архитектурные решения современных микропроцессорных систем, микроконтроллеров, персональных ЭВМ и микропроцессорных комплектов, используемых при создании МИУС на железнодорожном транспорте, а именно для систем АиТ; возможности построения на их основе важнейших функциональных узлов и подсистем МИУС АиТ.

**Компетенции, формируемые в результате освоения дисциплины (модуля)/практики.**  
**Индикаторы достижения компетенций**

ОПК-4 Способен выполнять проектирование и расчет транспортных объектов в соответствии с требованиями нормативных документов

ОПК-4.11 Применяет методы построения информационно-управляющих систем для решения профессиональных задач

**В результате освоения дисциплины (модуля)/практики обучающийся должен**

**Знать:**

цифровые и микропроцессорные информационно-управляющие системы (МИУС); принципы построения микропроцессорных систем (МПС), архитектуру современных МПС, базовые схемы; современные микропроцессоры и микроконтроллеры, методы их конструирования; типовые микропроцессорные системы на основе микроконтроллеров Atmel; микропроцессорные системы с датчиками; методы и способы разработки программного обеспечения для встроенных систем; принципы функционирования микропроцессорных средств управления; современные методы организации ввода-вывода информации и обмена данными в микропроцессорных системах; микропроцессорные наборы и системы, области их применения; однокристальные микропроцессоры, структуру простейших микро-ЭВМ; микропроцессорные информационные устройства и системы автоматики; микропроцессорные управляющие устройства и системы управления движением поездов.

**Уметь:**

проводить сравнительный анализ микропроцессоров и микроконтроллеров; проектировать схемы с применением МП и МК; проектировать программное обеспечение встроенных и персональных вычислительных систем; применять на практике современные аппаратные и программные средства управления проектом; проектировать микропроцессорные системы управления и сбора данных, грамотно эксплуатировать технические средства МИУС; применять на практике полученные знания при проектировании и анализе функционирования МИУС; разрабатывать и осуществлять мероприятия по повышению надежности и эффективности МИУС на железнодорожном транспорте.

**Владеть:**

навыками работы с отечественным и зарубежным информационно-справочным материалом; навыками обоснования выбора средств для решения конкретных прикладных задач; навыками самостоятельного проектирования аппаратного обеспечения заданного типа микропроцессорных систем; представлениями о тенденциях развития современных МИУС и перспективах их внедрения на железнодорожном транспорте; методиками проектирования, инструментальных средствах отладки и диагностики микропроцессорных систем..

Трудоёмкость дисциплины/практики: 5 ЗЕ.